

# SpW ADC/DAC BOARD



## Space Wire対応 ADC/DACボード

SpaceCubeに接続\*, ユーザFPGA, SDRAMを搭載

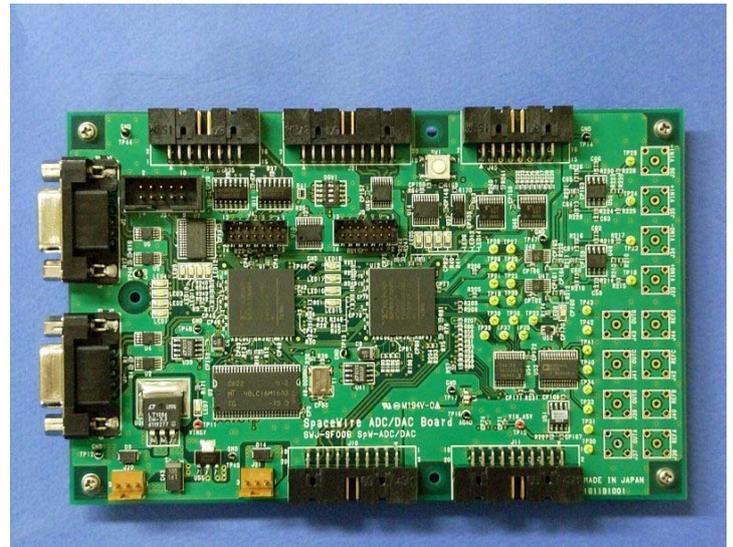
外部I/O; LVDS入出力, LVC MOS入出力, シリアルI/F, AD変換器, DA変換器を搭載

JAXA (宇宙航空研究開発機構) との共同開発

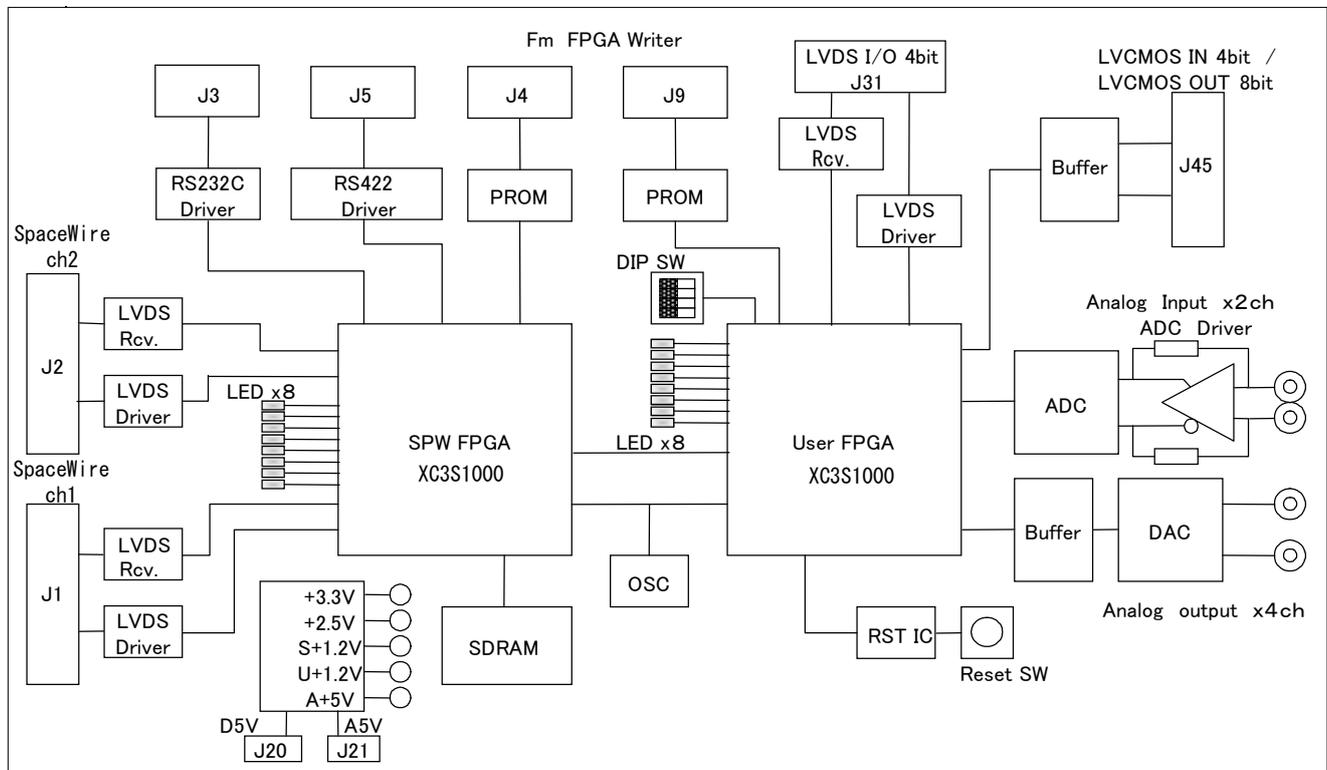
\*Space CubeはJAXA/シマフジ電機の登録商標です。

### 仕様一覧

項目	仕様
SpW I/F	2chをFPGAに搭載
外部 I/F	パラレル: LVC MOS IN 4bit OUT 8bit LVDS IN 4bit OUT 4bit シリアル: RS232C 1ch RS422 1ch ADC : AD7688BRM Input: 2ch, 分解能: 16bit Sample Rate: 500KSPS DAC : AD5544ARS 分解能: 16bit, 誤差: ±1LSB 出力電圧、電流範囲: 0~4.0V/2.5~1.5mA
その他	SDRAM: X8bit 16MB ユーザロジック用 FPGA



### ブロック図



シマフジ電機株式会社

〒144-0051 東京都大田区西蒲田8-1-15 KCビル5階

TEL: 03-3733-8308 FAX: 03-3733-8318 E-mail: info@shimafuji.co.jp URL: http://www.shimafuji.co.jp/

◆機能向上や品質改良などのため、本資料に記載された内容は予告なく変更される場合があります。

SP171B006